

Hola a todos. La siguiente es la tarea para el 15 de Octubre, en formato individual.

1.- Lea el artículo que hay en los enlaces siguientes y responda:

<<http://arstechnica.com/cpu/01q4/p4andg4e2/p4andg4e2-1.html>>The Pentium 4 and the G4e: Part II: The Execution Core

<<http://arstechnica.com/cpu/01q2/p4andg4e/p4andg4e-1.html>>The Pentium 4 and the G4e: an Architectural Comparison

- a) Describa la estrategia de diseño de pipeline del Pentium 4. Enuncie las ventajas y riesgos asociados.
- b) Describa la estrategia de diseño de pipeline del G4. Enuncie las ventajas y riesgos asociados.
- c) Comente acerca de la necesidad de la ejecución fuera de orden en ambos procesadores.
- d) Describa los algoritmos de predicción de saltos utilizada en ambos procesadores.
- e) Describa la forma en que se aplica el principio RISC "ejecutar mas rápido lo mas común" en Pentium 4.

Otros enlaces de interés y material de lectura:

- Stallings - Organización y Arquitectura del computador
- <http://arstechnica.com/> (en este portal, utilizando la herramienta "Search", se consigue bastante información).
