

Actividad a desarrollar:

Responda las siguientes preguntas:

1. El SPARC carece de varias instrucciones que se encuentran generalmente en máquinas CISC. Algunas de ellas se simulan fácilmente usando el registro R0, que siempre vale 0 o un operando constante. Estas instrucciones simuladas se llaman "pseudoinstrucciones" y el compilador del SPARC las reconoce. Muestre como simular las pseudoinstrucciones siguientes con una única instrucción del SPARC. En todas ellas «fuen» y «dest» se refieren a registros. (Pista: un almacenamiento en R0 no tiene efecto)
 - a) **MOV** fuen, dest
 - b) **COMPARE** fuen1, fuen2
 - c) **TEST** fuen1
 - d) **NOT** dest
 - e) **NEG** dest
 - f) **CLR** dest
 - g) **NOP**
2. Se tiene un procesador Sparc con 72 registros.
 - a. Indique cuantos procedimientos es posible anidar simultáneamente sin exceder la capacidad del banco de registros.
 - b. Cada vez que que el programa pase por el punto A indique el valor de los punteros de ventana en curso y de ventana guardada.

```
Programa Principal:
{
    ....
    int n
    k=fact(6);
    ....
    Int fact(int n)
    {
A:        if(n<=1)           /*Punto A*/
                return(1);
            else
                return(n*fact(n-1));
    }
}
```