

EC 1113 CIRCUITOS ELECTRÓNICOS

PRESENTACIÓN PERSONAL

SECCIÓN 1

Prof. María Isabel Giménez de Guzmán

Correo electrónico: mgimenez@usb.ve

HORARIO Y UBICACIÓN SECCIÓN

Martes: 9:30 a 11:30 am ELE 218

Jueves: 9:30 a 11:30 am ELE 218

Viernes: 1:30 a 4:30 pm ELE218

EVALUACIÓN

PARCIALES

Nº 1 (30%)

Nº 2 (35%)

QUICES

Evaluación Previa (3%)

Nº 1 (3%)

Nº 2 (3%)

Nº 3 (3%)

Nº 4 (3%)

LABORATORIOS

Nº 1 (4%)

Nº 2 (4%)

Nº 3 (4%)

Nº 4 (4%)

Nº 5 (4%)

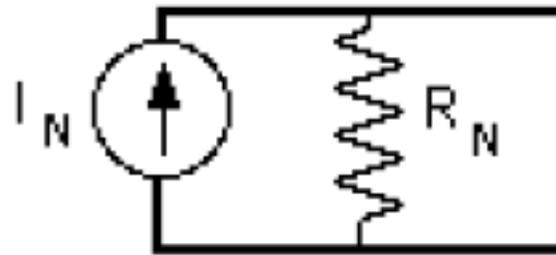
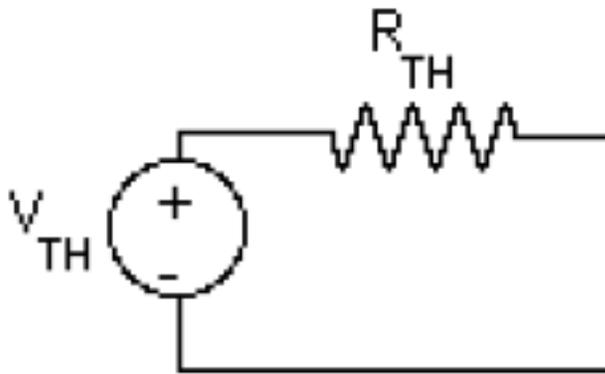
INTRODUCCIÓN A LA ELECTRÓNICA

*Microelectrónica: Tecnología de circuitos integrados capaz de elaborar circuitos con millones de componentes en un solo chip.

*Señales: Fenómenos eléctricos (o de cualquier otro tipo) que contienen información.

*Para extraer información de una señal hay que **procesarla**.

*Las variables se convierten en señales electrónicas mediante **transductores**.



REPASO DE REDES ELÉCTRICAS

Conceptos fundamentales

Rama: Cada uno de los componentes de un circuito entre dos terminales

Nodo: Unión de tres o más ramas. Se escoge uno como referencia

Malla: cualquier trayecto cerrado que se tome en la estructura circuital

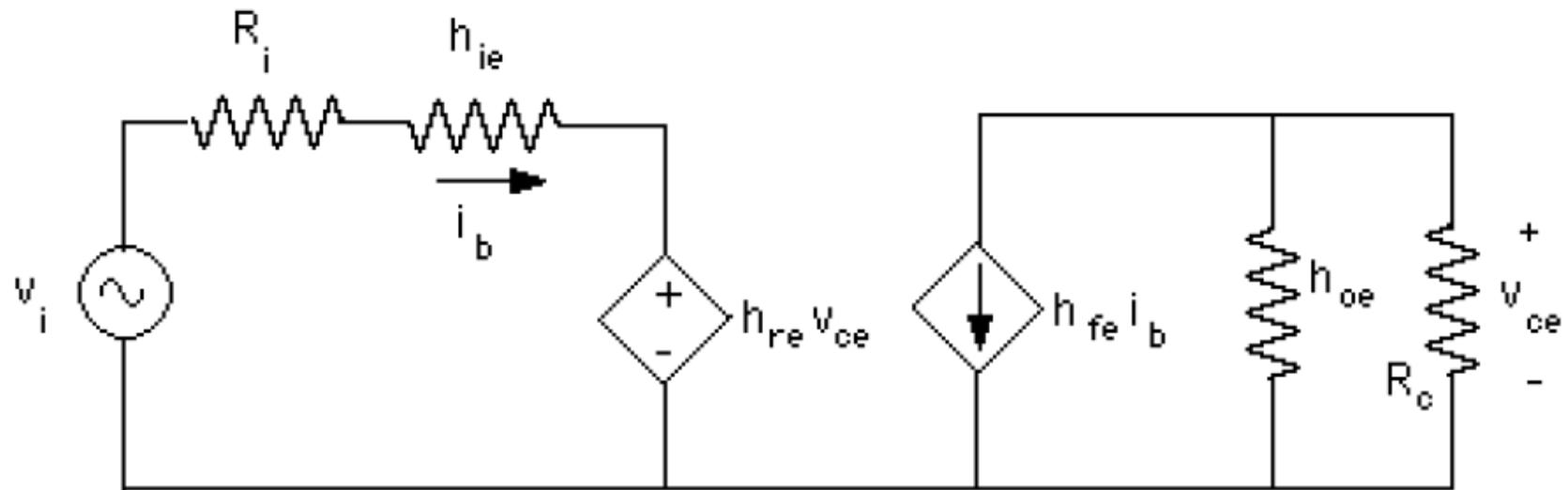
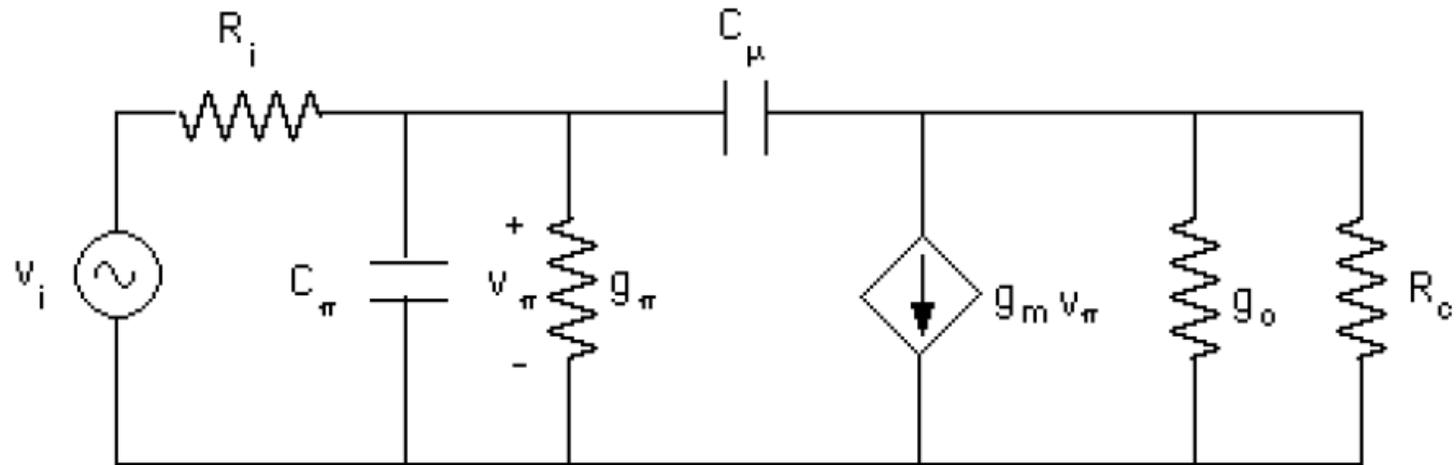
Leyes de Kirchhoff

Ley de Kirchhoff de los voltajes LKV: La suma algebraica de los voltajes de rama en cualquier malla cerrada de una red es igual a cero.

Ley de Kirchhoff de las corrientes LKC: La suma algebraica de las corrientes de rama en un nodo es cero.

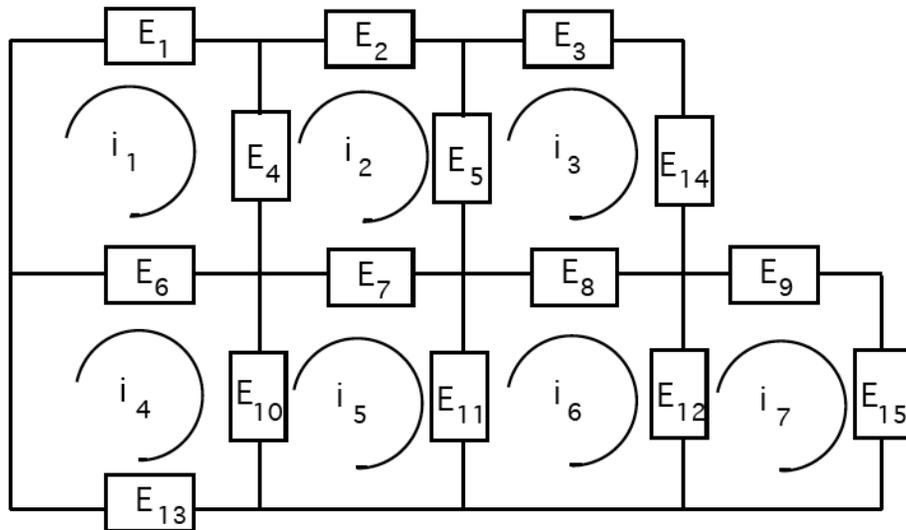
Ley de Ohm El voltaje a través de una resistencia es directamente proporcional a la corriente que circula por ella $\mathbf{v = R i}$

FUENTES DEPENDIENTES



MÉTODO DE MALLAS

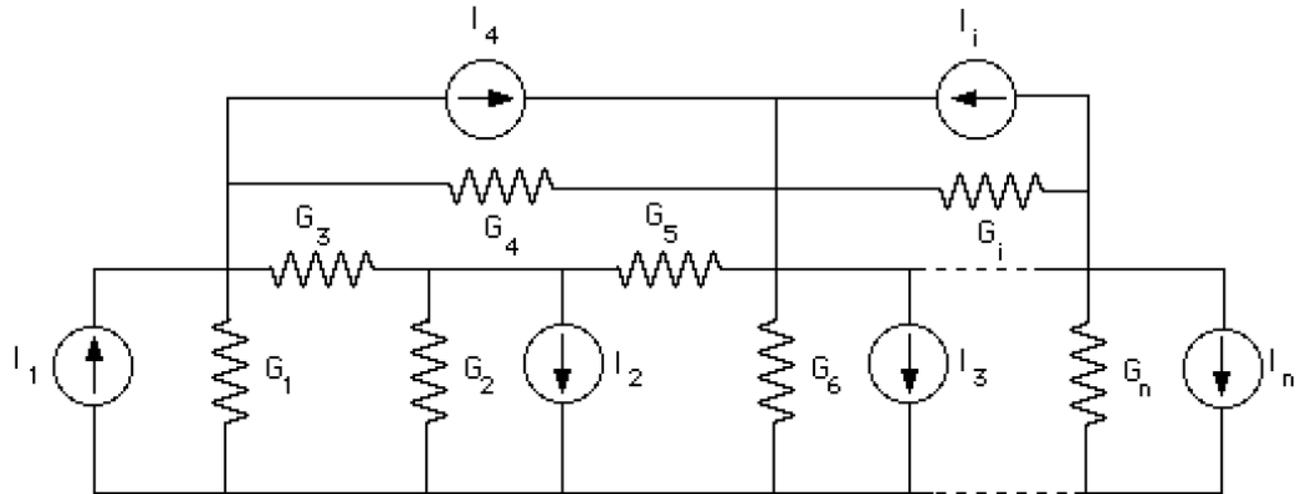
Aplicable a cualquier red plana. Se basa en el análisis de las mallas elementales de la red.



$$\begin{bmatrix} V_1 \\ V_2 \\ \dots \\ \dots \\ V_n \end{bmatrix} = \begin{bmatrix} R_{11} & -R_{12} & \dots & \dots & -R_{1n} \\ -R_{21} & R_{22} & \dots & \dots & -R_{2n} \\ \dots & \dots & \dots & \dots & \dots \\ \dots & \dots & \dots & \dots & \dots \\ -R_{n1} & -R_{n2} & \dots & \dots & R_{nn} \end{bmatrix} \begin{bmatrix} i_1 \\ i_2 \\ \dots \\ \dots \\ i_n \end{bmatrix}$$

MÉTODO DE NODOS:

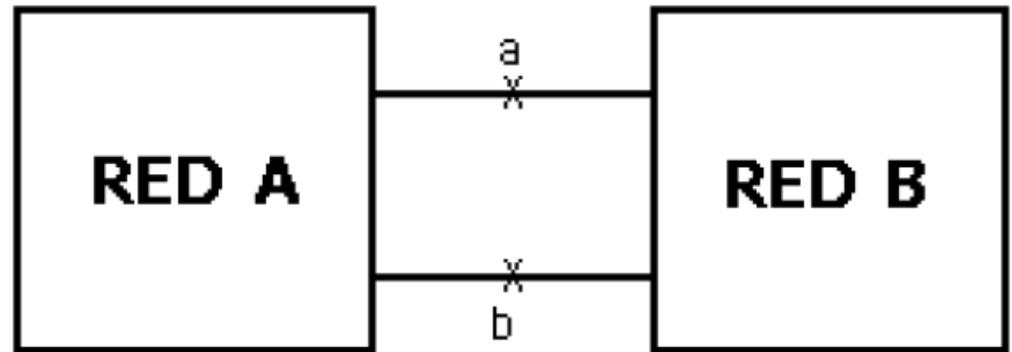
Aplicable a cualquier red, plana o no plana. Se basa en el análisis de los nodos independientes de la red. El número de nodos independientes de una red es igual al número de nodos totales menos uno, el cual es el nodo de referencia o nodo de tierra.



$$\begin{bmatrix} I_1 \\ I_2 \\ \dots \\ \dots \\ I_n \end{bmatrix} = \begin{bmatrix} G_{11} & -G_{12} & \dots & \dots & -G_{1n} \\ -G_{21} & G_{22} & \dots & \dots & -G_{2n} \\ \dots & \dots & \dots & \dots & \dots \\ \dots & \dots & \dots & \dots & \dots \\ -G_{n1} & -G_{n2} & \dots & \dots & G_{nn} \end{bmatrix} \begin{bmatrix} V_1 \\ V_2 \\ \dots \\ \dots \\ V_n \end{bmatrix}$$

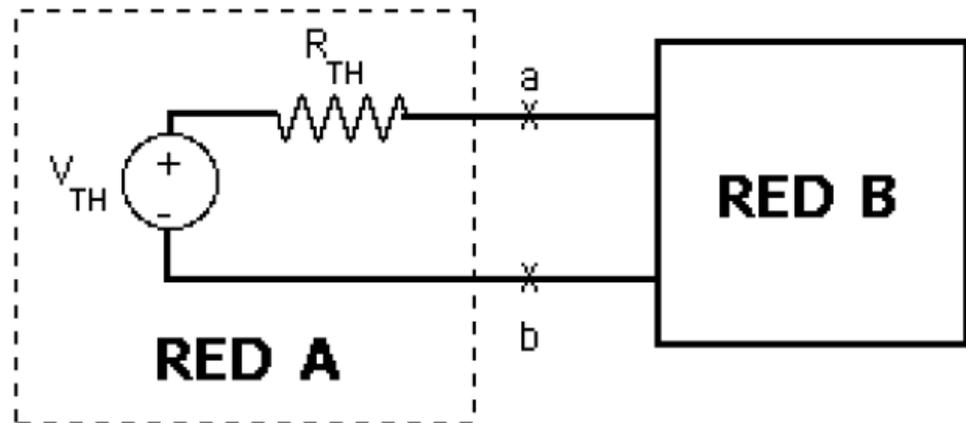
TEOREMA DE THÈVENIN:

La Red A es equivalente a un circuito formado por una sola Fuente de Voltaje Independiente (V_{TH}) en serie con una resistencia equivalente (R_{TH})



V_{TH} : Voltaje existente entre los terminales a y b de la Red A cuando la Red B no está conectada a dichos puntos.

R_{TH} : Resistencia existente entre los puntos a y b cuando las Fuentes Independientes de la Red A se sustituyen por sus respectivas resistencias internas.



$$R_{TH} = \frac{V_p}{I_p}$$

TEOREMA DE NORTON:

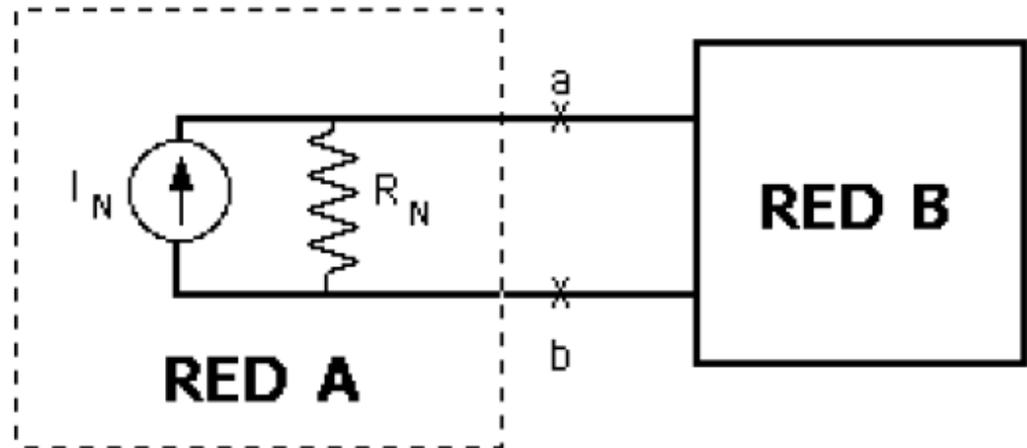
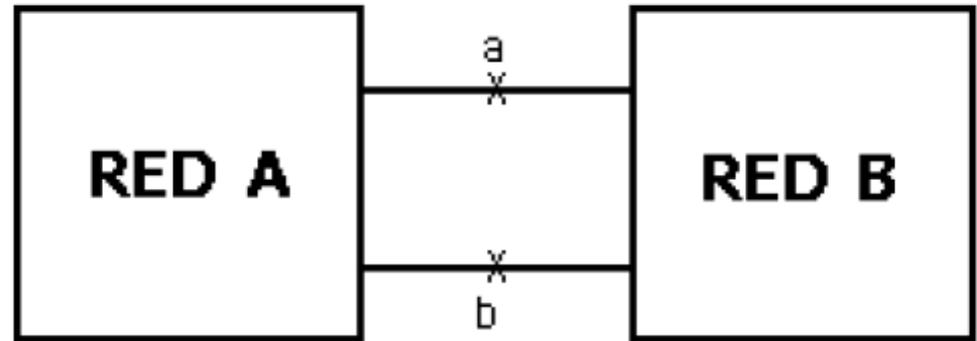
La Red A es equivalente a un circuito formado por una sola Fuente de Corriente Independiente (I_N) en paralelo con una resistencia equivalente (R_N)

I_N : Corriente que circula entre los terminales a y b de la Red A cuando se conecta un cortocircuito entre dichos puntos.

R_N : Resistencia existente entre los puntos a y b cuando las Fuentes Independientes de la Red A se sustituyen por sus respectivas resistencias internas.

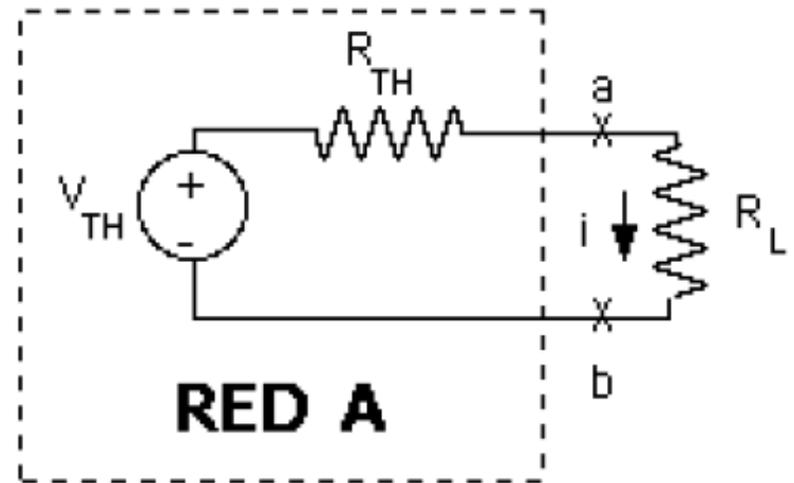
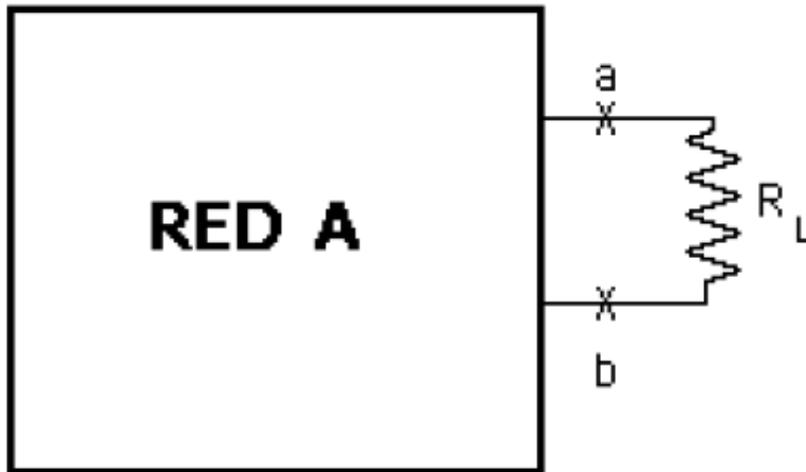
$$R_{TH} = R_N = R_{eq}$$

$$R_{eq} = \frac{V_{TH}}{I_N}$$



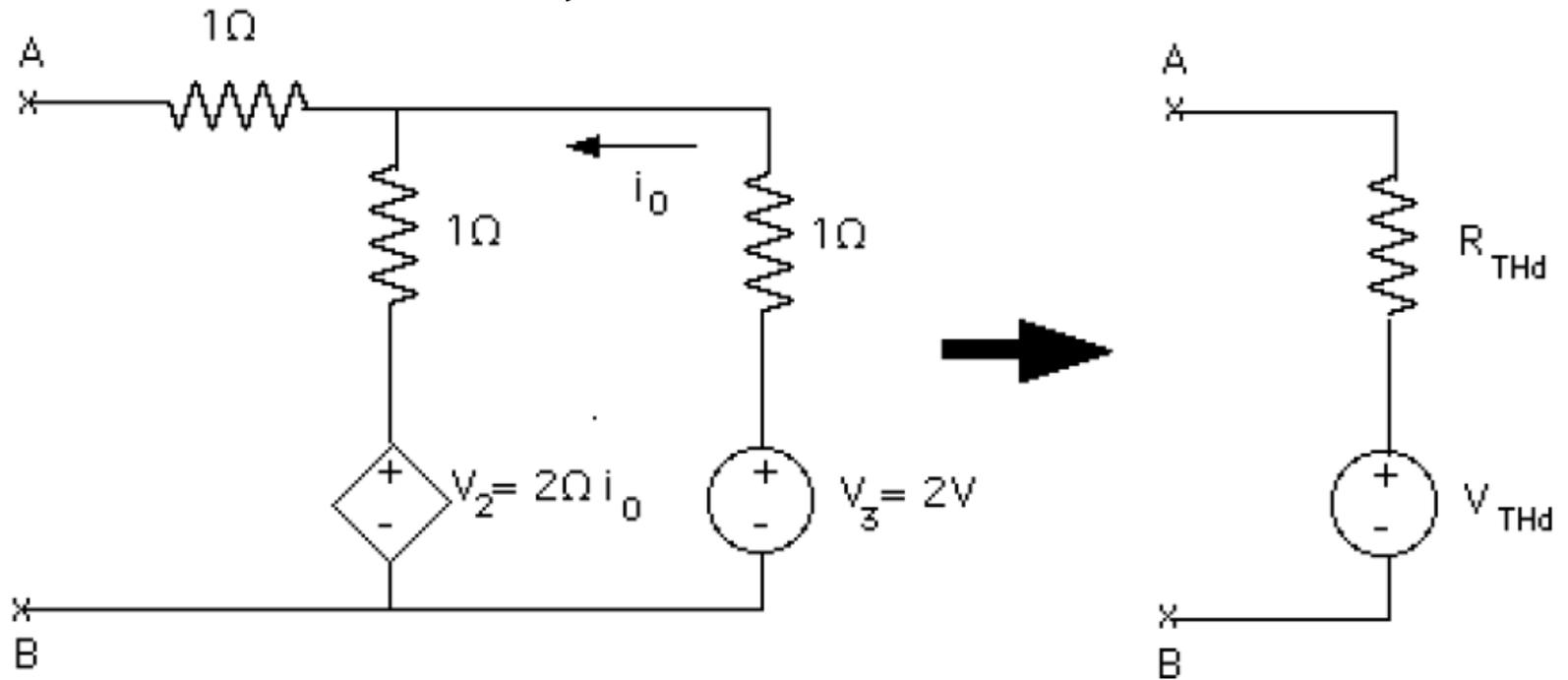
TEOREMA DE MÁXIMA TRANSFERENCIA DE POTENCIA

Dada una fuente con una resistencia de fuente fijada de antemano (equivalente Thevenin o Norton), la resistencia de carga que maximiza la transferencia de potencia es aquella con un valor óhmico igual a la resistencia de fuente: $R_L = R_{TH}$



Si R_L fija y R_{TH} variable, entonces la potencia se maximiza con $R_{TH} = 0$

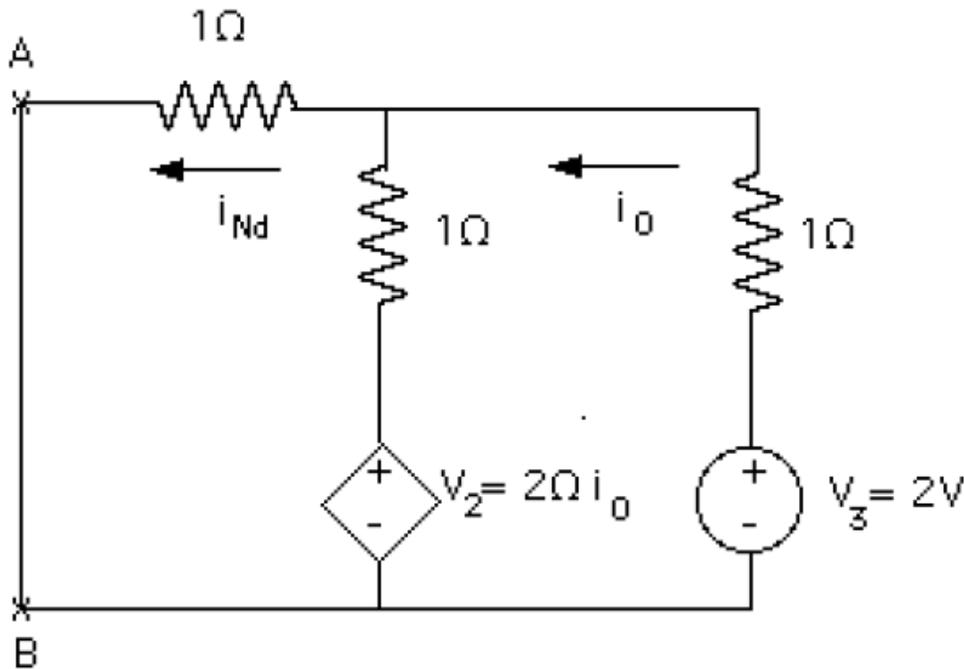
EJEMPLO EQUIVALENTE THEVENIN VOLTAJE DE THEVENIN



$$2V = 1\Omega i_0 + 1\Omega i_0 + 2\Omega i_0 = 4\Omega i_0 \quad i_0 = 0,5 A$$

$$V_{THd} = 1\Omega i_0 + 2\Omega i_0 = 3\Omega i_0 = 3\Omega \times 0,5 A = 1,5 V$$

CORRIENTE DE NORTON



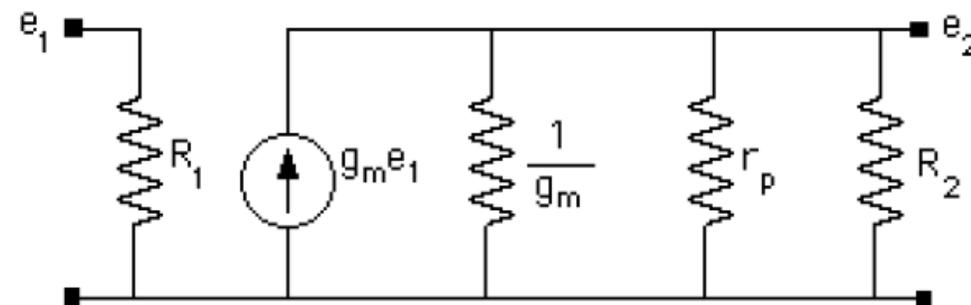
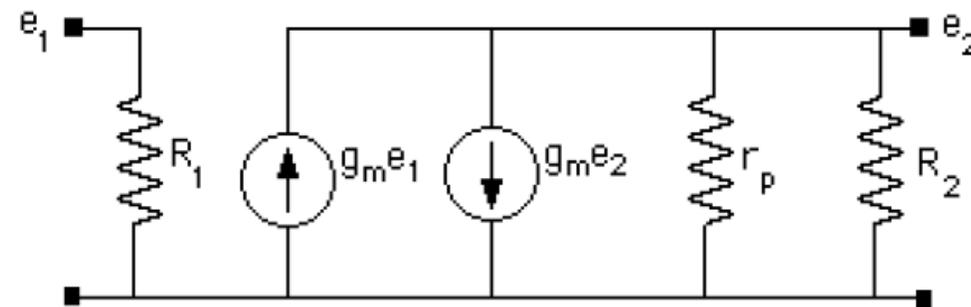
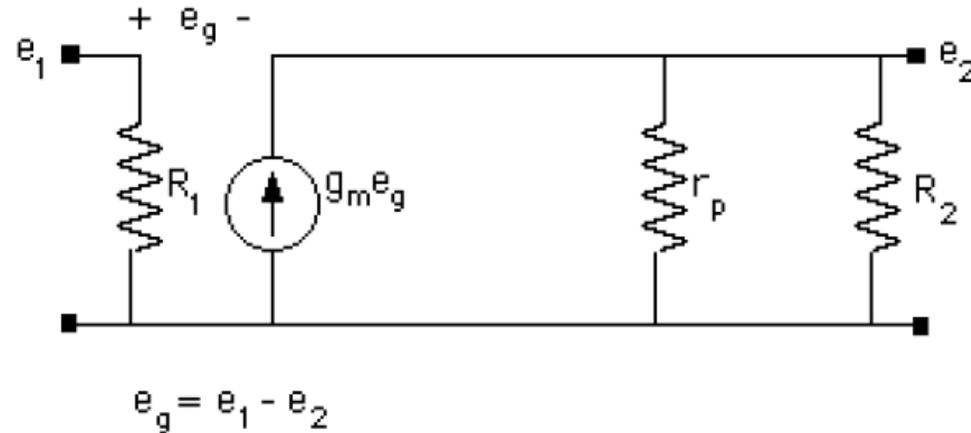
$$\begin{bmatrix} 2i_0 \\ 2V - 2i_0 \end{bmatrix} = \begin{bmatrix} 2 & -1 \\ -1 & 2 \end{bmatrix} \begin{bmatrix} i_{Nd} \\ i_0 \end{bmatrix}$$

$$i_{Nd} = 1,2 \text{ A}$$

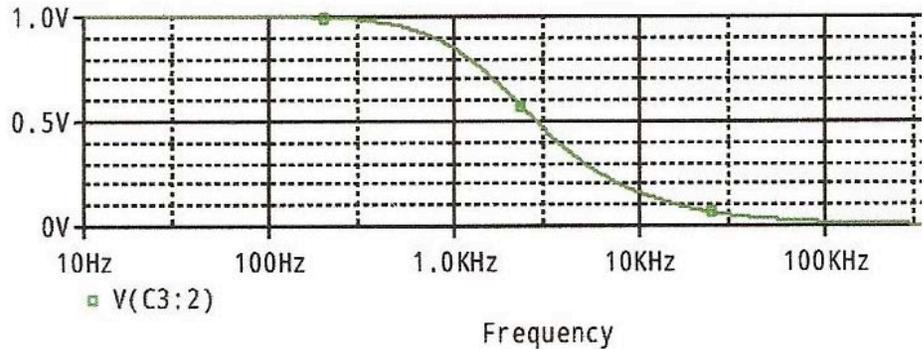
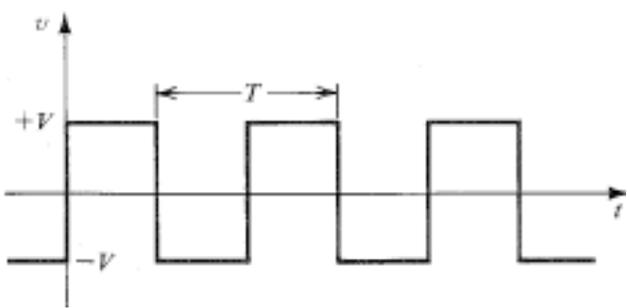
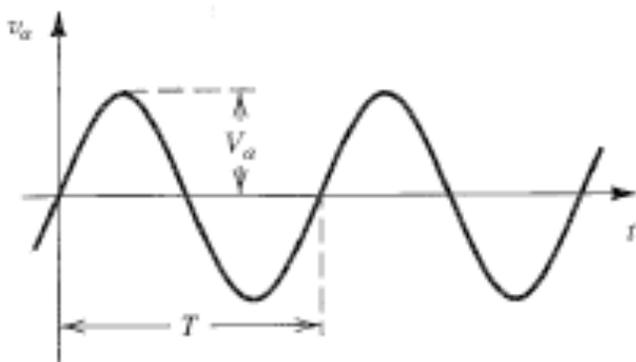
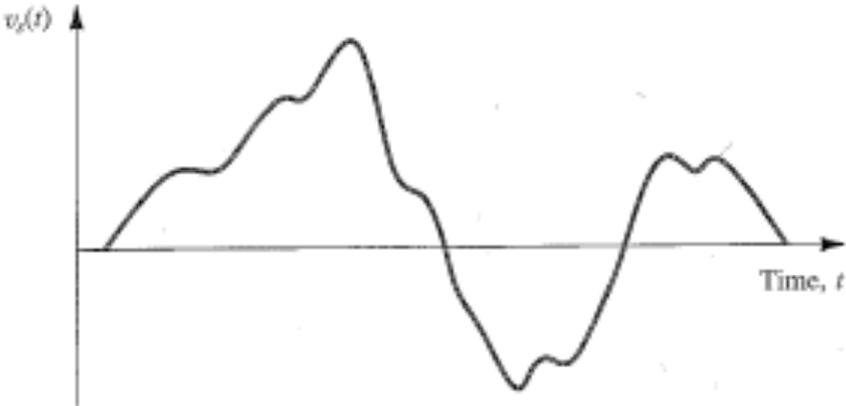
$$R_{THd} = \frac{V_{THd}}{I_{Nd}} = \frac{1,5 \text{ V}}{1,2 \text{ A}} = 1,25 \Omega$$

TEOREMA DE SUSTITUCIÓN

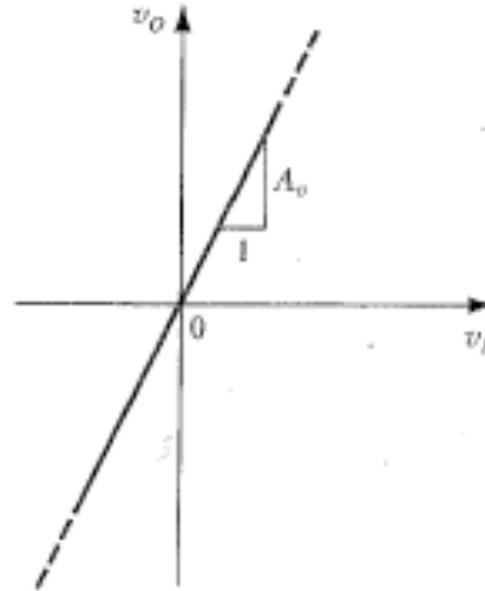
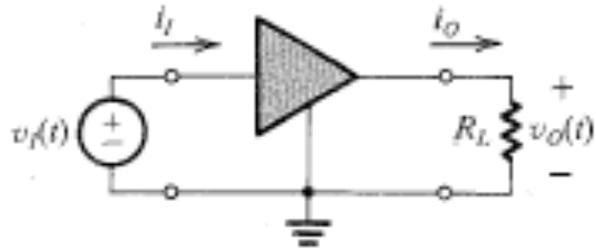
Cualquier rama de una red puede ser reemplazada por otra diferente siempre y cuando la corriente que circula por esa rama y el voltaje entre sus terminales permanezcan inalterados.



GRAFICAS DE SEÑALES



AMPLIFICADORES LINEALES



Ganancia de voltaje $A_v = V_o / V_i$

$$A_v = 20 \log (V_o / V_i)$$

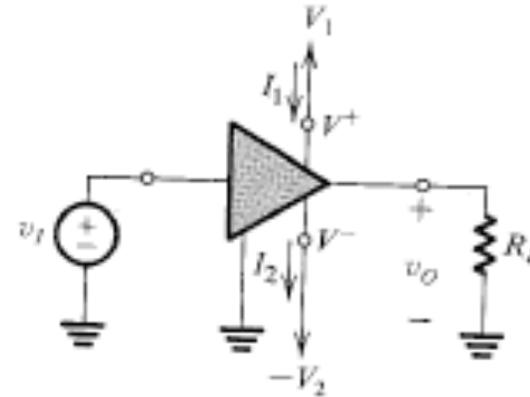
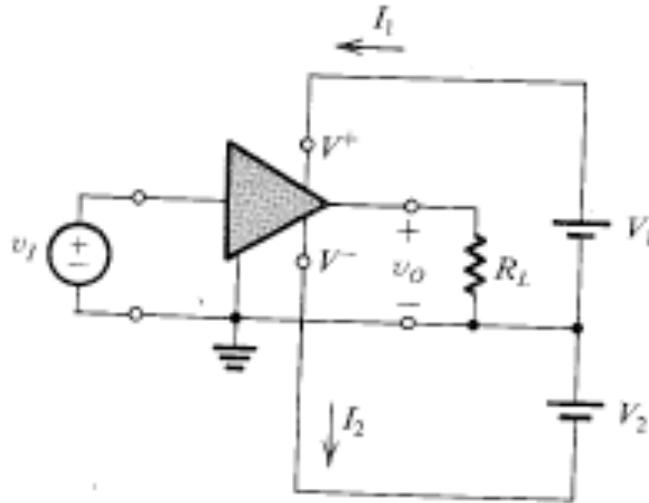
Ganancia de corriente $A_i = I_o / I_i$

$$A_i = 20 \log (I_o / I_i)$$

Ganancia de potencia $A_p = P_o / P_i$

$$A_p = 10 \log (P_o / P_i)$$

FUENTES DE ALIMENTACIÓN DEL AMPLIFICADOR



Potencia entregada por las fuentes: $P_{dc} = V^+ I_1 + V^- I_2$

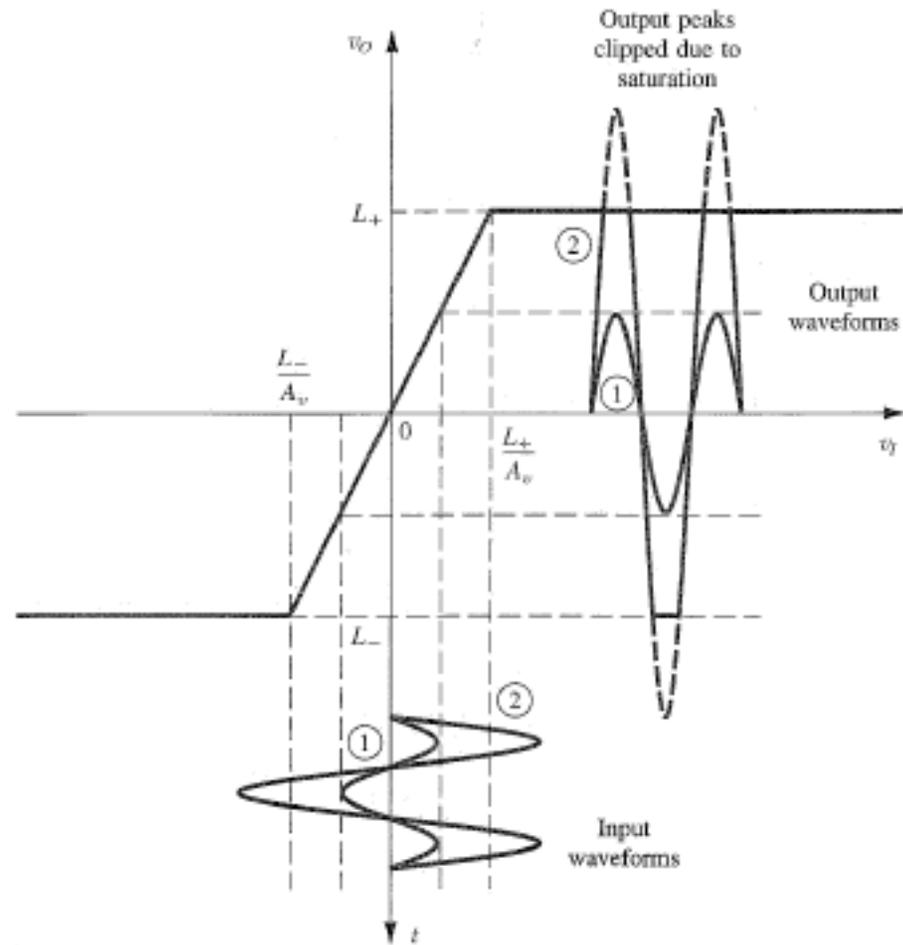
$$P_i = V_i I_i$$

$$P_o = V_o / I_o$$

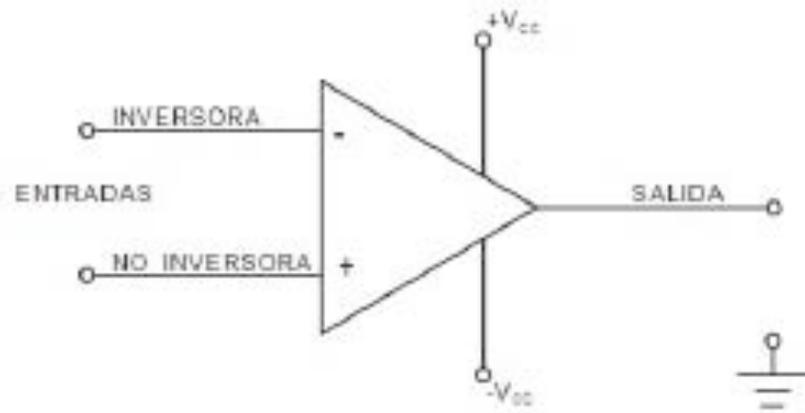
$$P_{dc} + P_i = P_o + P_{disipada}$$

Eficiencia:
$$\eta = \frac{P_o}{P_{dc}}$$

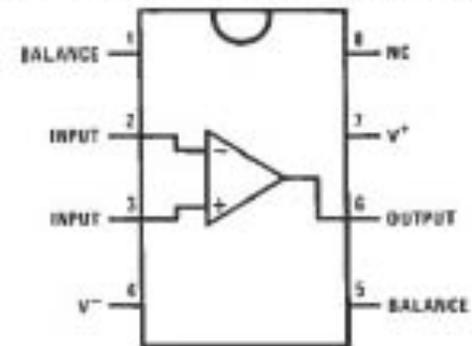
SATURACIÓN



CIRCUITOS BÁSICOS DEL AMPLIFICADOR OPERACIONAL (OPAM)



Dual-In-Line Package (M and N)



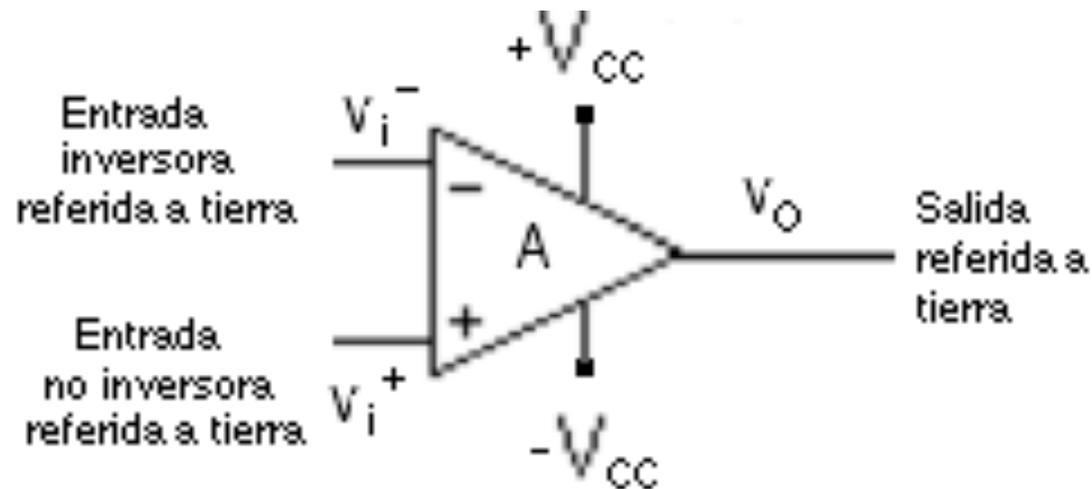
Order Number LF355M, LF356M, LF357M, LF355BM,
LF356BM, LF355BN, LF356BN, LF357BN, LF355N,
LF356N or LF357N
See NS Package Number M08A or N08E

CARACTERÍSTICAS DEL AMPLIFICADOR OPERACIONAL IDEAL

Ganancia infinita $A = \infty$

Impedancia de entrada infinita $R_i = \infty$

Impedancia de salida cero $R_o = 0$



$$V_o = A (V_i^+ - V_i^-)$$

AMPLIFICADOR INVERSOR BÁSICO CON EL AMPLIFICADOR OPERACIONAL IDEAL

$$V_o = A(v_i^+ - v_i^-)$$

Realimentación negativa

Con $A = \infty$, el voltaje de salida distinto de cero implica $v_i^+ = v_i^-$

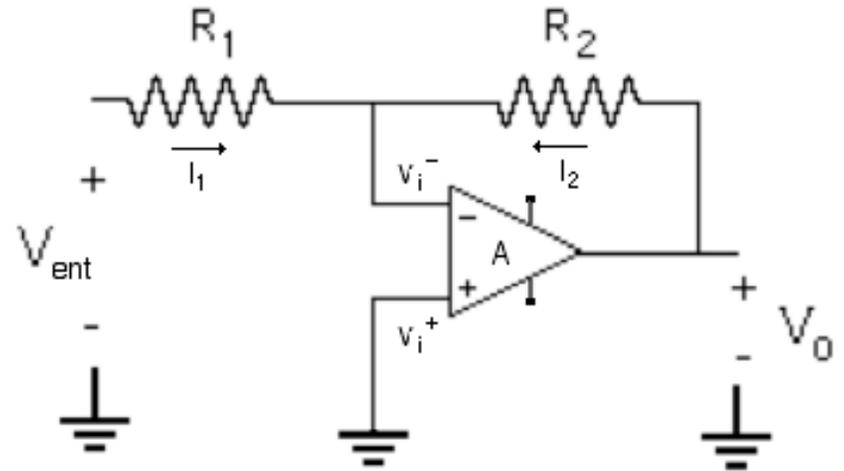
En este caso $v_i^+ = v_i^- = 0$

Entonces: $V_{ent} = R_1 I_1$ y $V_o = R_2 I_2$

Si la impedancia de entrada es ∞ se cumple $I_1 = -I_2$

Por lo tanto se cumple que $\frac{V_{ent}}{R_1} = -\frac{V_o}{R_2}$

$$V_o = -\frac{R_2}{R_1} V_{ent}$$



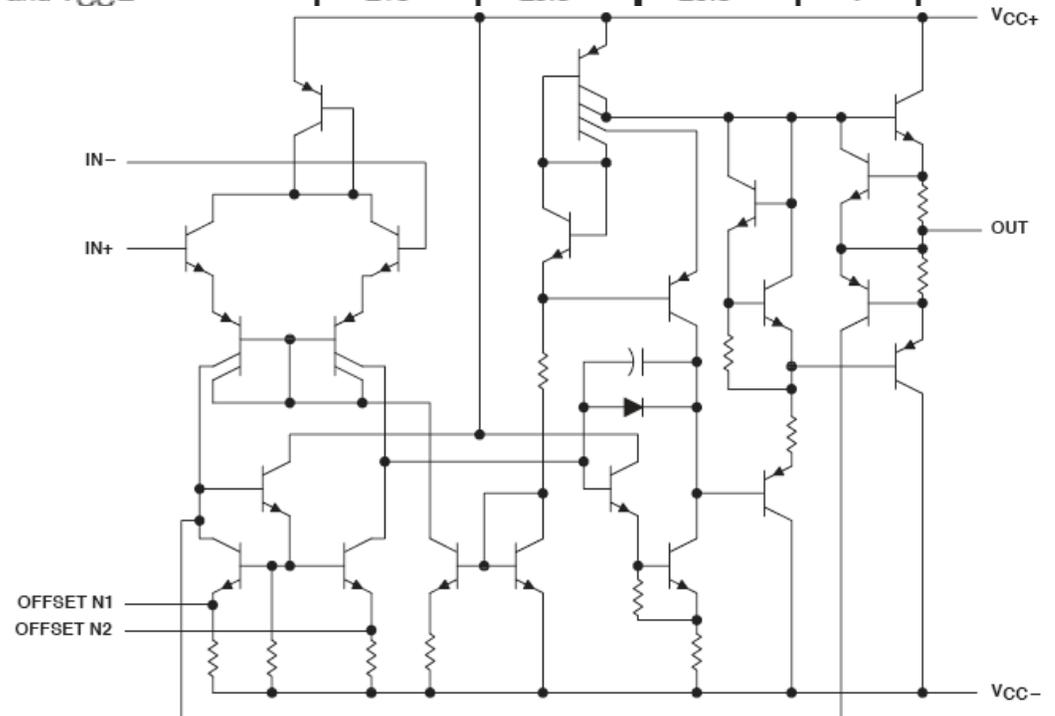
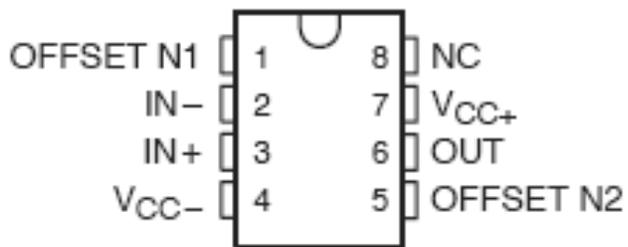
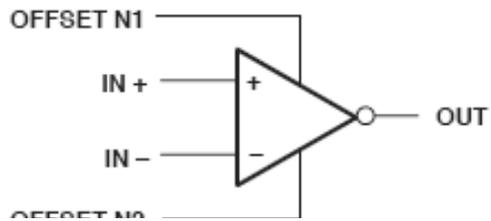
ALGUNAS CONSIDERACIONES SOBRE LOS AMPLIFICADORES OPERACIONALES REALES (UA741)

- * La ganancia A no es infinita, pero es muy grande (del orden de 10^5 o superior).
- * La impedancia de entrada no es infinita, pero es elevada ($1\text{M}\Omega$ o más).
- * La resistencia de salida no es cero, pero es pequeña (pocos ohmios).
- * Las fuentes de voltaje de alimentación ($\pm 15\text{V}$) definen el rango de operación del amplificador y la salida no puede alcanzar el valor de la fuente (para las fuentes de $\pm 15\text{V}$ las salidas máximas están alrededor de $\pm 14\text{V}$).
- * Las entradas no son perfectamente simétricas, las corrientes en ambas entradas no son exactamente iguales. Esta es la razón para utilizar la resistencia de R_3 en la entrada no inversora ($R_3=R_1||R_2$) a fin de ayudar a balancear las corrientes de entrada.
- * Presentan un ancho de banda finito.

CARACTERISTICAS DEL AMPLIFICADOR OPERACIONAL 741

absolute maximum ratings over operating free-air temperature range (unless otherwise noted)[†]

	μA741C	μA741I	μA741M	UNIT
Supply voltage, V_{CC+} (see Note 1)	18	22	22	V
Supply voltage, V_{CC-} (see Note 1)	-18	-22	-22	V
Differential input voltage, V_{ID} (see Note 2)	± 15	± 30	± 30	V
Input voltage, V_I any input (see Notes 1 and 3)	± 15	± 15	± 15	V
Voltage between offset null (either OFFSET N1 or OFFSET N2) and V_{CC-}	± 15	± 0.5	± 0.5	V
Duration of output short circuit (see Note 4)				



AMPLIFICADOR NO INVERSOR BÁSICO CON EL AMPLIFICADOR OPERACIONAL IDEAL

$$V_o = A(v_i^+ - v_i^-)$$

Realimentación negativa

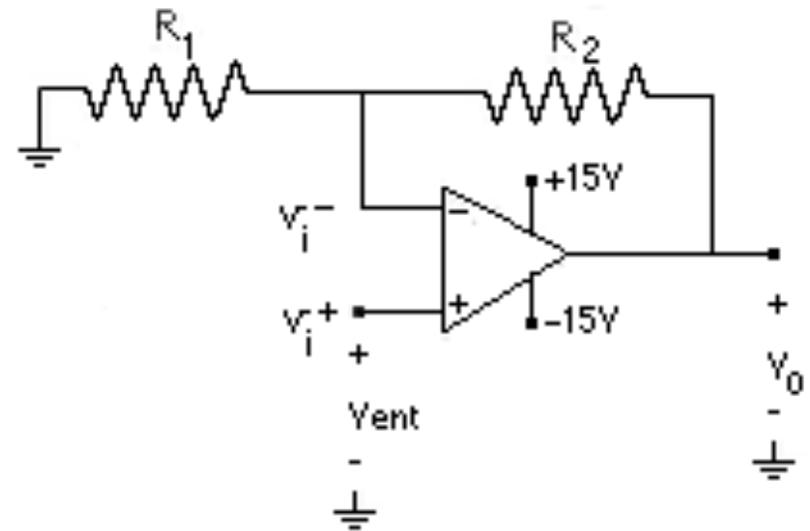
Con $A = \infty$, el voltaje de salida distinto de cero implica $v_i^+ = v_i^-$

En este caso $v_i^+ = v_i^- = V_{ent}$

Entonces: $V_o - V_{ent} = R_2 I_2$ y $V_{ent} = R_1 I_1$

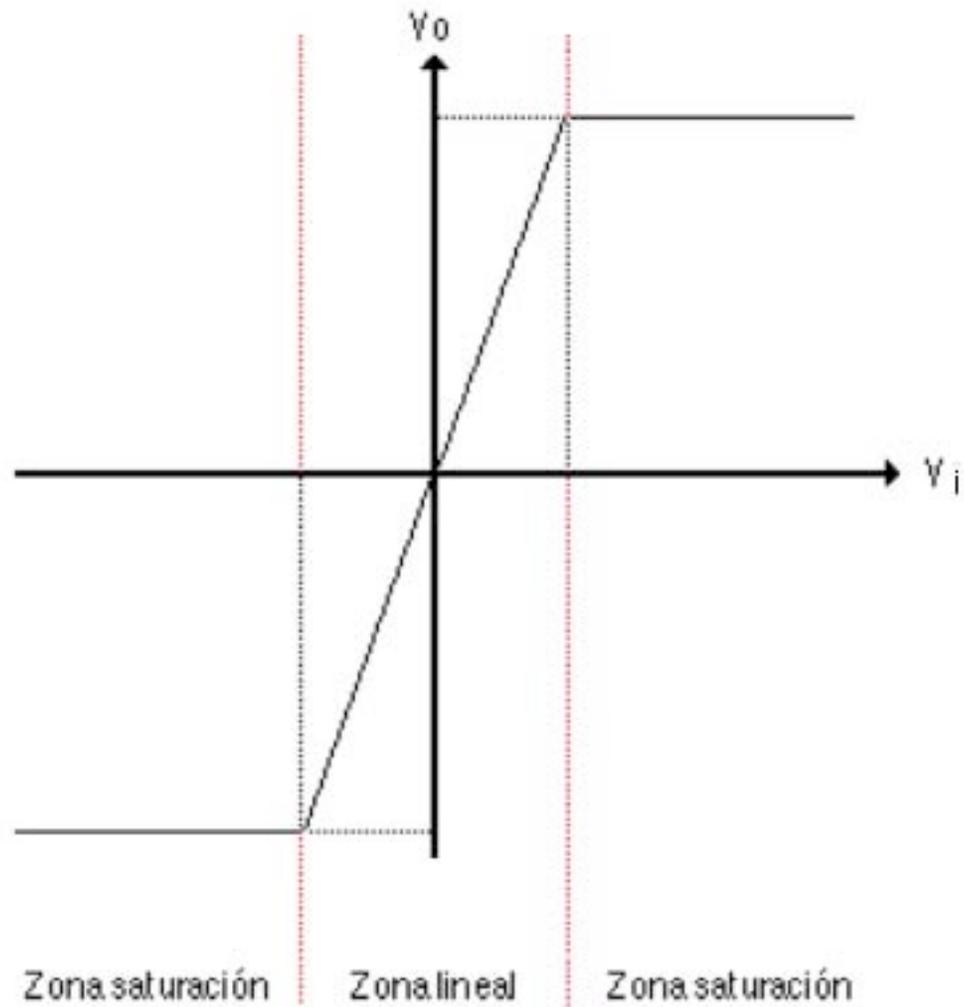
Si la impedancia de entrada es ∞ se cumple $I_1 = I_2$

Por lo tanto $\frac{V_o - V_{ent}}{R_2} = \frac{V_{ent}}{R_1}$

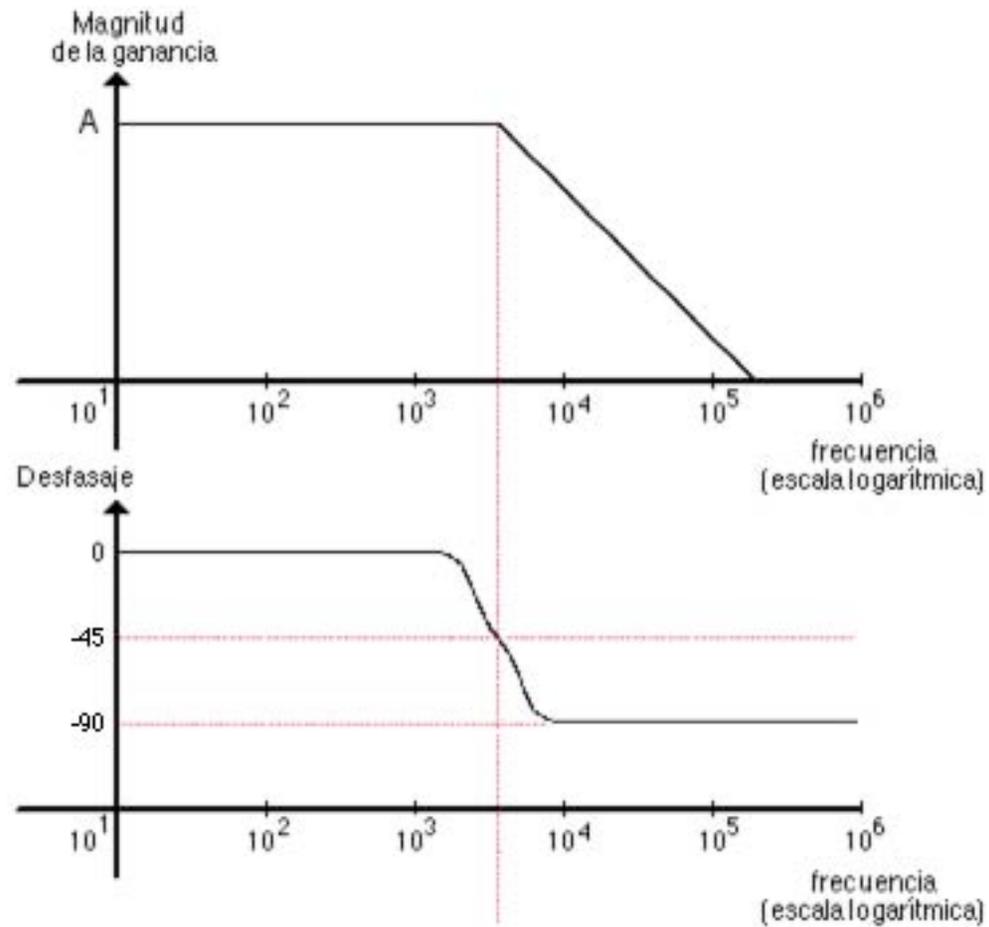


$$V_o = \left(1 + \frac{R_2}{R_1}\right) V_{ent}$$

CARACTERÍSTICA DC DEL AMPLIFICADOR NO INVERSOR



RESPUESTA EN FRECUENCIA DEL AMPLIFICADOR NO INVERSOR: GANANCIA AC Y DESFASAJE



SEGUIDOR DE VOLTAJE CON EL AMPLIFICADOR OPERACIONAL IDEAL

$$V_o = A(v_i^+ - v_i^-)$$

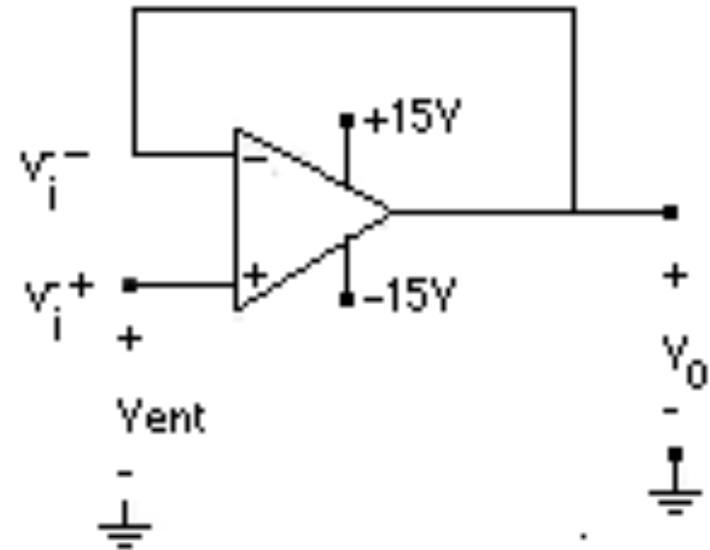
Realimentación negativa

Con $A = \infty$, el voltaje de salida distinto de cero implica $v_i^+ = v_i^-$

En este caso $v_i^+ = v_i^- = V_{ent}$

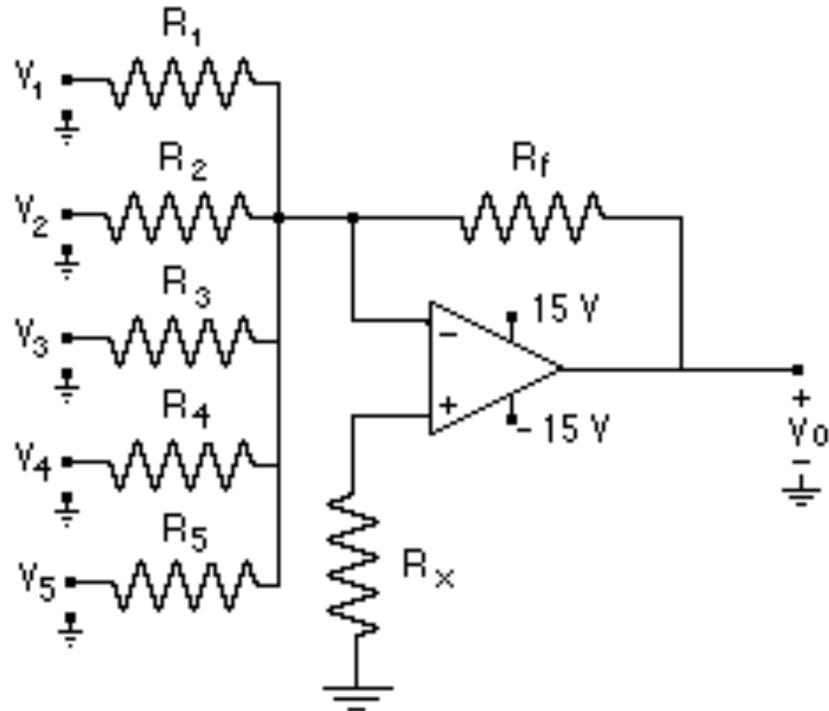
Entonces:

$$V_o = V_{ent}$$



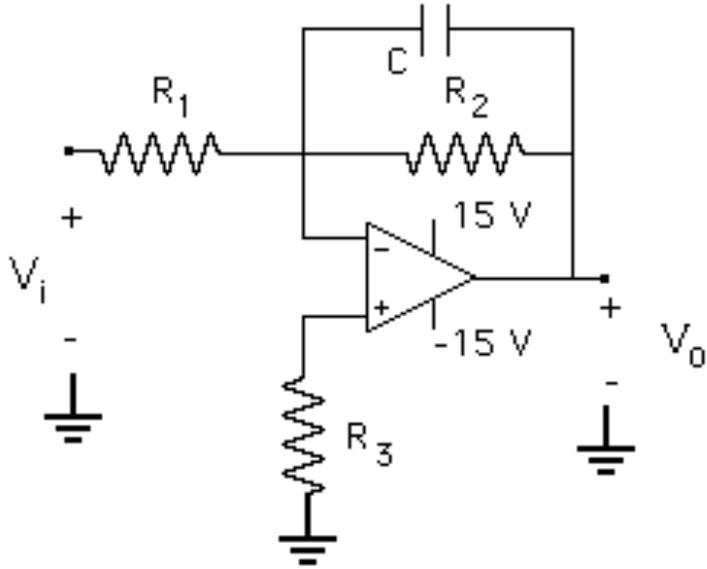
Característica importante: Impedancia de muy alta (teóricamente infinita)

SUMADOR INVERSOR CON EL AMPLIFICADOR DIFERENCIAL IDEAL



$$V_0 = -\left(\frac{R_F}{R_1} V_1 + \frac{R_F}{R_2} V_2 + \frac{R_F}{R_3} V_3 + \frac{R_F}{R_4} V_4 + \frac{R_F}{R_5} V_5\right)$$

FILTRO PASA BAJO ACTIVO



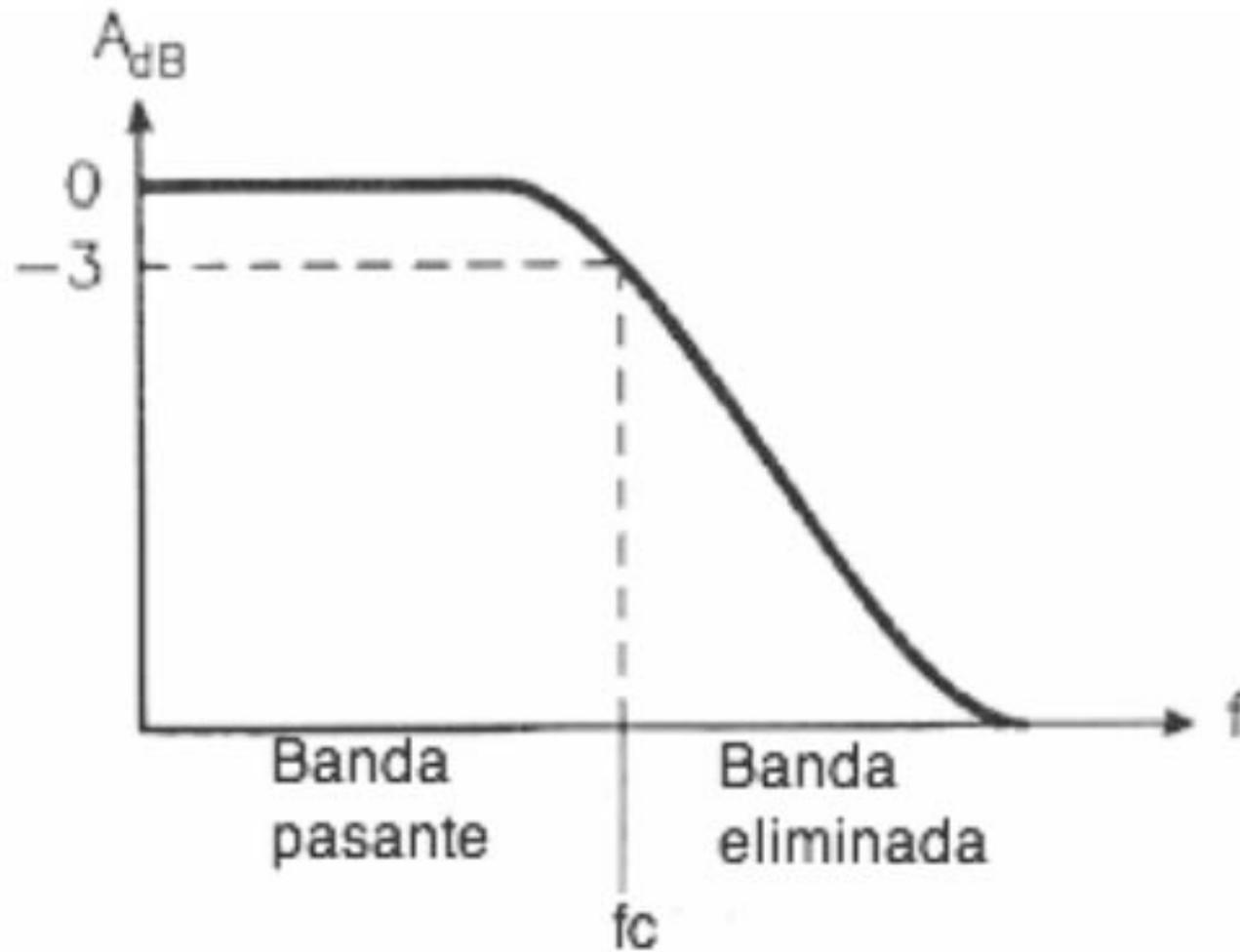
$$Z_r = \frac{\frac{R_2}{j\omega C}}{R_2 + \left(\frac{1}{j\omega C}\right)} \Rightarrow |Z_r| = \frac{\frac{R_2}{\omega C}}{\sqrt{R_2^2 + \left(\frac{1}{\omega C}\right)^2}}$$

$$\frac{V_o}{V_i} = -\frac{1}{R_1} \frac{\frac{R_2}{\omega C}}{\sqrt{R_2^2 + \left(\frac{1}{\omega C}\right)^2}}$$

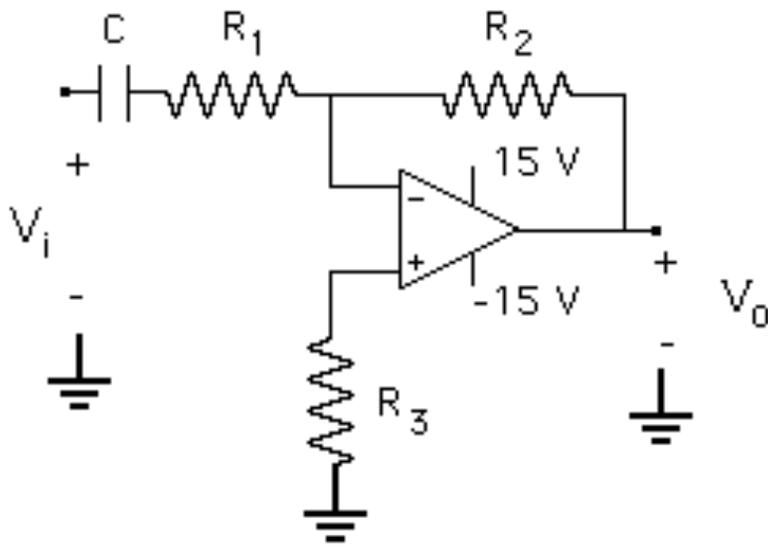
Frecuencia de corte:

$$R_2 = \frac{1}{\omega_c C} \Rightarrow \omega_c = \frac{1}{R_2 C} \Rightarrow f_c = \frac{1}{2\pi R_2 C}$$

RESPUESTA FILTRO PASA BAJO ACTIVO DE PRIMER ORDEN



FILTRO PASA ALTO ACTIVO



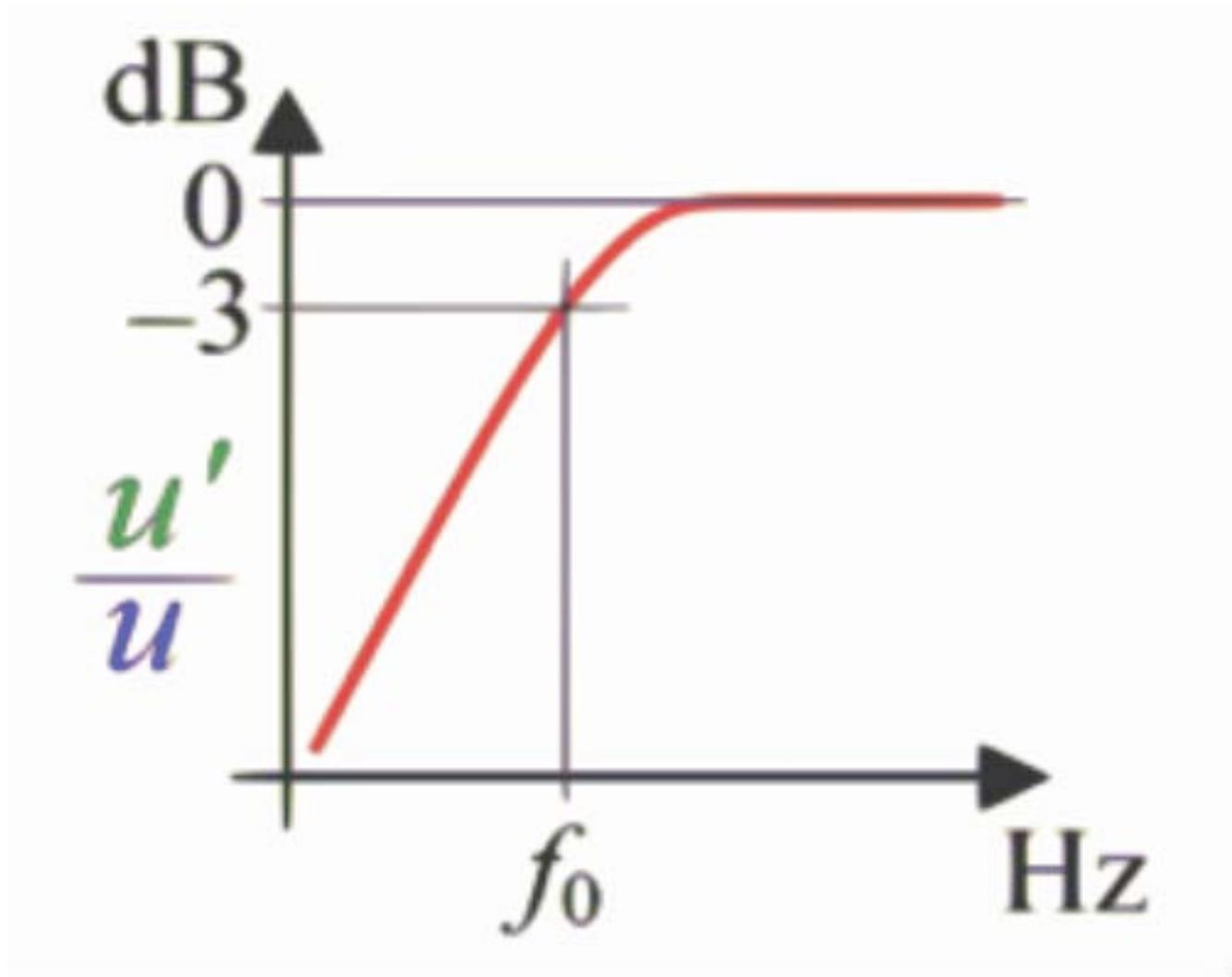
$$Z_i = R_1 + \frac{1}{j\omega C} \Rightarrow |Z_i| = \sqrt{R_1^2 + \left(\frac{1}{\omega C}\right)^2}$$

$$\frac{V_o}{V_i} = -\frac{R_2}{\sqrt{R_1^2 + \left(\frac{1}{\omega C}\right)^2}}$$

Frecuencia de corte:

$$R_1 = \frac{1}{\omega_c C} \Rightarrow \omega_c = \frac{1}{R_1 C} \Rightarrow f_c = \frac{1}{2\pi R_1 C}$$

RESPUESTA FILTRO PASA ALTO ACTIVO DE PRIMER ORDEN



AMPLIFICADOR DIFERENCIAL BÁSICO CON EL AMPLIFICADOR OPERACIONAL IDEAL

$$V_o = A(v_i^+ - v_i^-)$$

Realimentación negativa

Con $A = \infty$, el voltaje de salida distinto de cero implica

$$v_i^+ = v_i^- = v_i$$

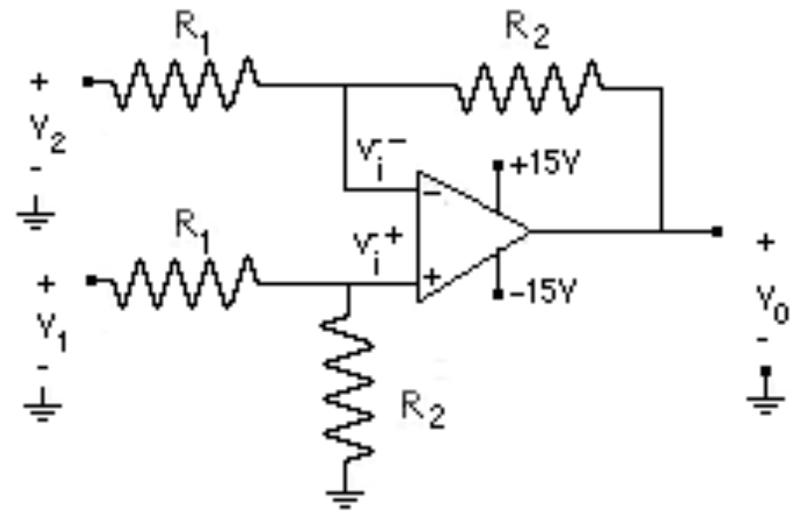
Entonces: $V_2 - v_i = R_1 I_1$ y

$$V_o - v_i = R_2 I_2$$

Si la impedancia de entrada es ∞

se cumple $I_1 = -I_2 \Rightarrow \frac{V_2 - v_i}{R_1} = -\frac{V_o - v_i}{R_2}$

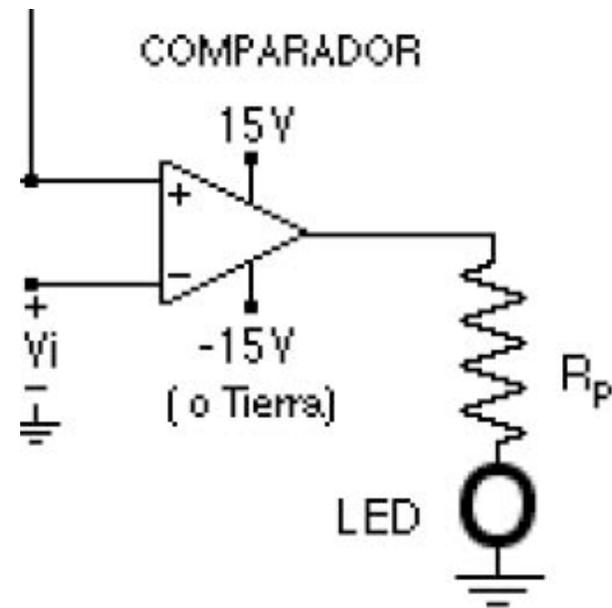
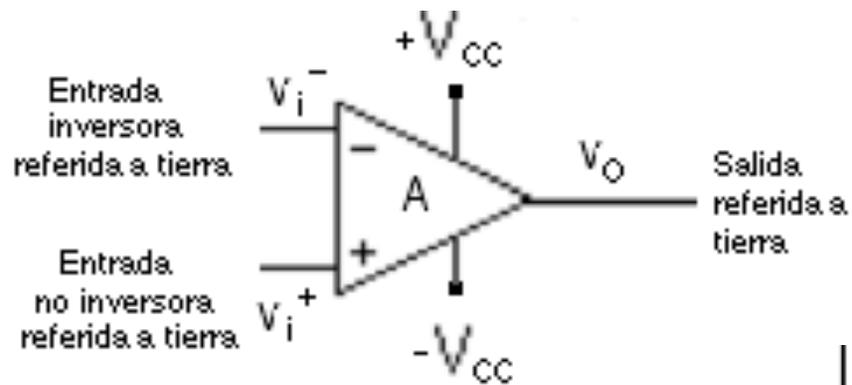
Por lo tanto se cumple que $V_o = \frac{R_2}{R_1}(V_1 - V_2)$



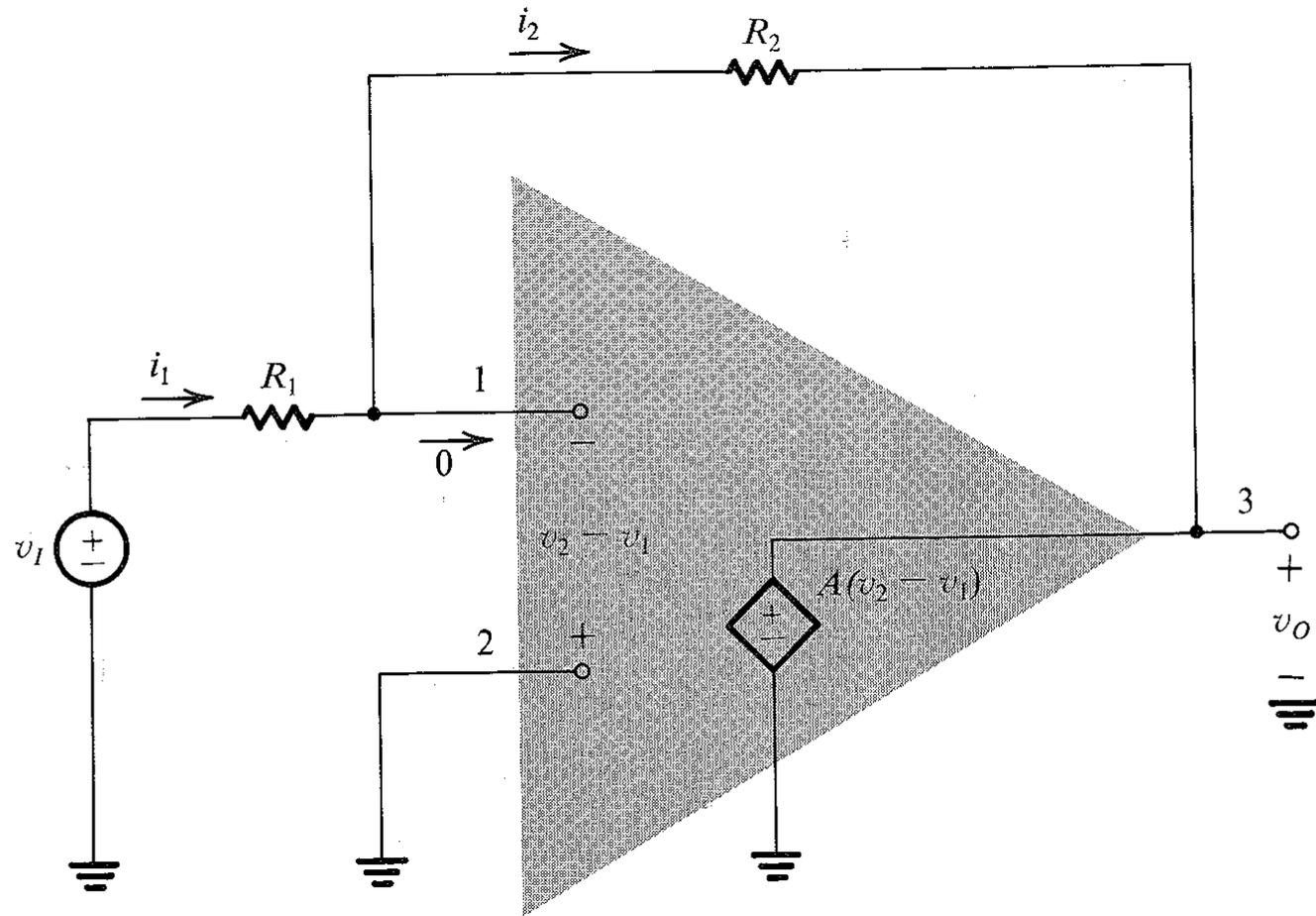
$$v_i = \frac{R_2}{R_1 + R_2}$$

$$Ad = \frac{V_o}{V_1 - V_2} = \frac{R_2}{R_1}$$

AMPLIFICADOR COMPARADOR (NO LINEAL)



MODELO AMPLIFICADOR OPERACIONAL



(a)

GANANCIA NO INFINITA

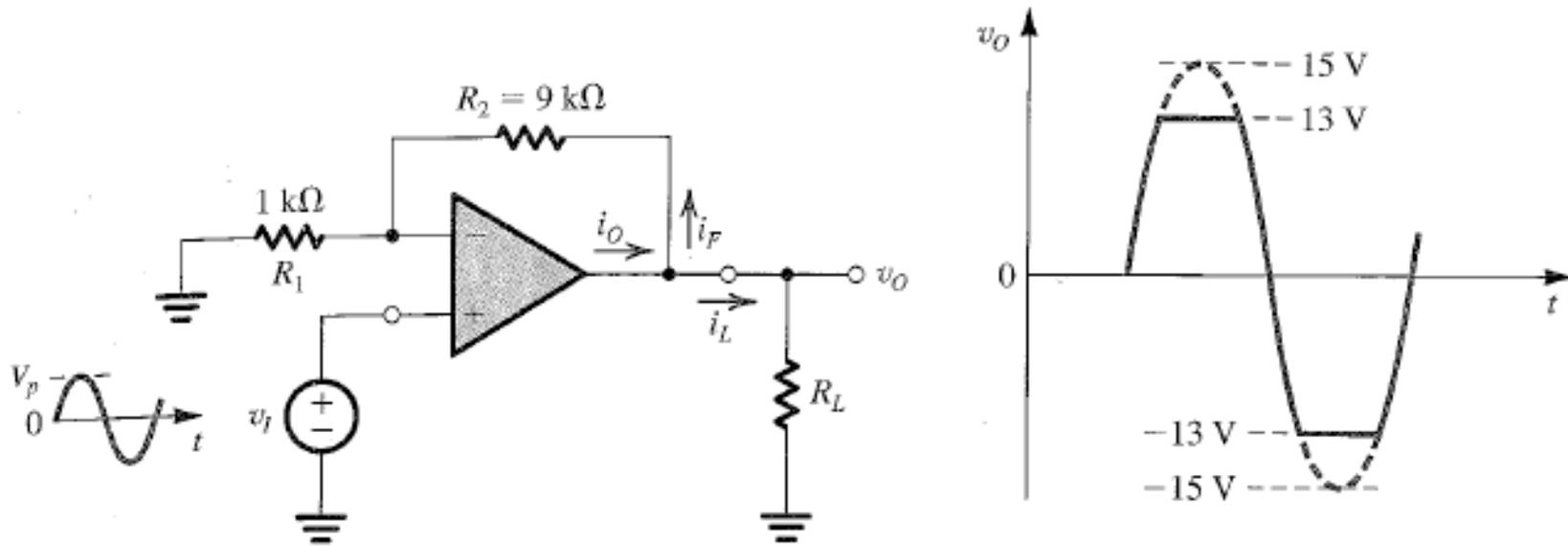
$$i_1 = \frac{v_I - (-v_O/A)}{R_1} = \frac{v_I + v_O/A}{R_1}$$

$$\begin{aligned} v_O &= -\frac{v_O}{A} - i_1 R_2 \\ &= -\frac{v_O}{A} - \left(\frac{v_I + v_O/A}{R_1} \right) R_2 \end{aligned}$$

$$1 + \frac{R_2}{R_1} \ll A$$

$$G \equiv \frac{v_O}{v_I} = \frac{-R_2/R_1}{1 + (1 + R_2/R_1)/A}$$

SATURACIÓN DEL VOLTAJE DE SALIDA



EL OPERACIONAL TAMBIÉN TIENE LIMITACIÓN DE LA MÁXIMA CORRIENTE QUE PUEDE ENTREGAR A LA RESISTENCIA DE CARGA (20 mA)

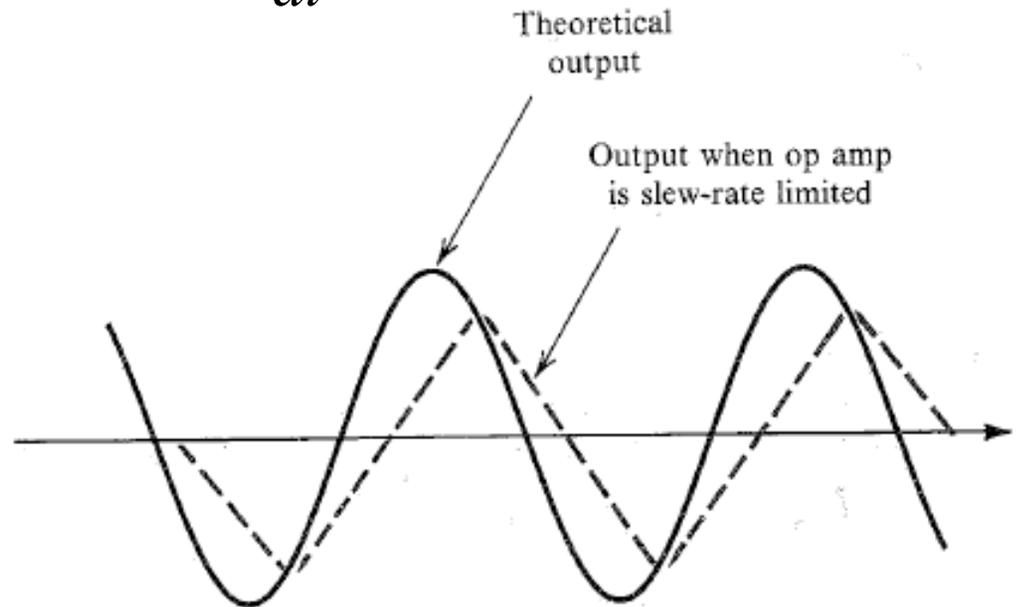
SLEW RATE

Es la máxima velocidad a la que puede variar el voltaje de salida, expresada en $V/\mu s$

$$\left. \frac{dv_o}{dt} \right|_{\max} = SR$$

El fabricante especifica $f_M =$ Máximo ancho de banda de potencia (full power bandwidth): Frecuencia a la cual una señal sinusoidal a la salida del opam comienza a mostrar distorsión debido al efecto del slew rate. En un seguidor de voltaje:

$$v_o = V_i \sin \omega t \quad \frac{dv_o}{dt} = \omega V_i \cos \omega t \quad SR = V_{o\max} \omega M$$

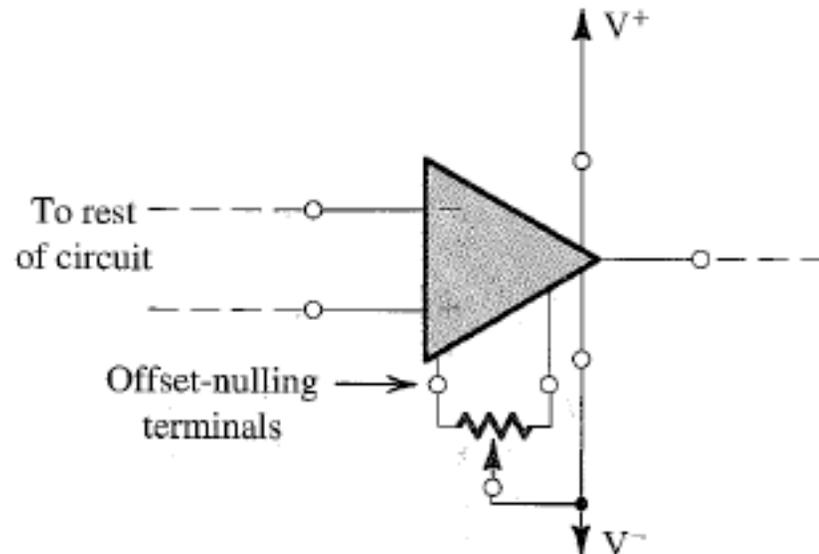


VOLTAJE DE OFFSET

Al colocar las dos entradas del operacional a tierra, vamos a observar un voltaje a la salida.

Si la ganancia es muy alta, el operacional puede saturar al voltaje positivo o negativo.

Para que la salida sea 0V, hay que aplicar una fuente de voltaje de la polaridad apropiada para que contrarreste el efecto del denominado Voltaje de Offset.



CORRIENTES DE ENTRADA DE POLARIZACIÓN (BIAS) Y DE OFFSET

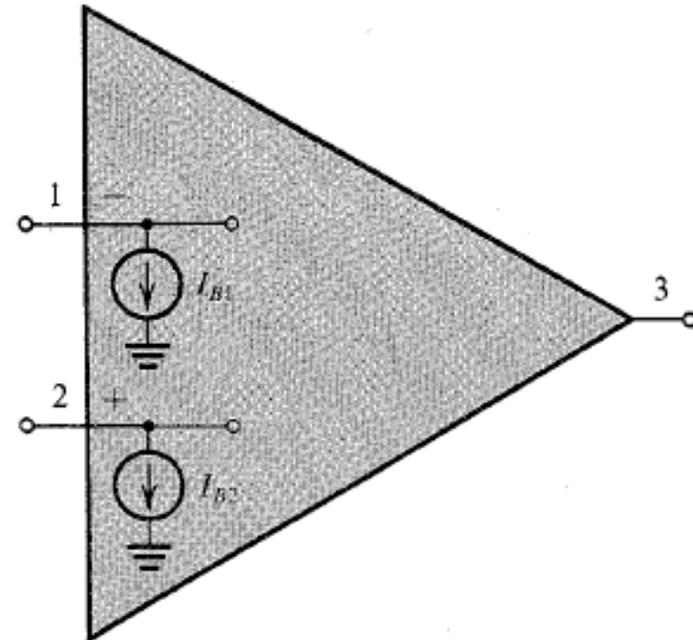
Para que el operacional pueda funcionar, tienen que circular corrientes por sus entradas, I_{B1} e I_{B2} independientemente de sus resistencias de entrada. El fabricante especifica:

Corriente de polarización de entrada (input bias current):

$$I_B = \frac{I_{B1} + I_{B2}}{2}$$

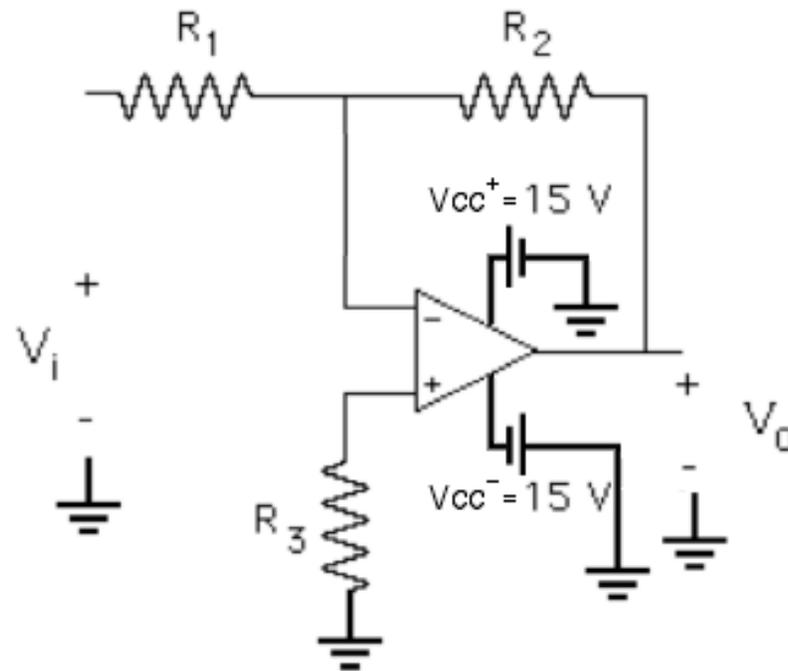
Corriente de offset de entrada (input offset current):

$$I_{OS} = |I_{B1} - I_{B2}|$$



$$I_B = 100\text{nA} \quad I_{OS} = 10\text{nA}$$

PRIMER AJUSTE PARA EQUILIBRAR LAS CORRIENTES DE ENTRADA: LA RESISTENCIA R_3



$$R_3 = R_1 \parallel R_2$$

RELACIÓN DE RECHAZO EN MODO COMÚN (CMRR)

Es un parámetro que mide la calidad de un amplificador diferencial.

Se define como la relación $CMRR = 20 \log \frac{A_d}{A_{mc}}$

A_d : ganancia en modo diferencial obtenida experimentalmente

A_{cm} : ganancia en modo común, al aplicar $V_1 = V_2$ (debería ser 0V)

Por lo tanto $CMRR_{ideal} = \infty$

$CMRR_{real}$: 60 dB, 80 dB, 100 dB, Cuanto más alta mejor.